

Nota biograficzna

Tomasz SKOTNICKI pracował w France Telecom (1985-99), a następnie dołączył do STMicroelectronics, gdzie został wiceprezesem technicznym. Wynalazł strukturę UTBB FDSOI (produkowaną przez STMicroelectronics, GF i Samsung). Jego modele MASTAR były wykorzystywane w edycjach ITRS w latach 2005-2015. Obecnie jest profesorem na Politechnice Warszawskiej. Jest posiadaczem ponad 80 patentów, autorem ponad 400 publikacji i kilku rozdziałów w książkach oraz promotorem 32 doktorów. Jego indeks Hirscha wynosi 52. Jest członkiem IEEE Life Fellow i zasiadał w komitetach JJ Ebersa i Frederika Philipsa IEEE oraz w komitetach wszystkich dużych konferencji w swojej dziedzinie. Przez 8 lat był współredaktorem IEEE TED i otrzymał nagrodę Rappaporta (2000). Jest również współlaureatem grantu CENTERA (MAB) Fundacji na rzecz Nauki Polskiej, w ramach którego rozwija zastosowania promieniowania THz. W 2023 roku otrzymał prestiżową nagrodę SEMI 2022 za zasługi specjalne i ogromny wkład w europejską społeczność mikroelektroniki. Ostatnio otrzymał grant ERC Advanced SFINKS w dziedzinie innowacyjnego pozyskiwania energii, który rozwija w CEZAMAT Politechniki Warszawskiej.